

简化逻辑设计的一种新方法

—解布尔方程法

王世昌

摘要: 本文讨论了简化 $f(A_1, \dots, A_n) = 1$ 的逻辑设计一种新方法。此方法为: 解出满足 $f(A_1, \dots, A_n) = 0$ 的关系表达式组。然后, 设计出实现此关系表达式组的逻辑线路, 此线路与实现 $f(A_1, \dots, A_n) = 1$ 的逻辑线路等价。

前 言

设 $f(A_1, A_2, \dots, A_n)$ 是建立在自变量 $A_i (A_i \in \{0, 1\}, i = 1, 2, \dots, n)$ 上的布尔函数。在一般的逻辑设计中, 实现 $f(A_1, A_2, \dots, A_n) = 1$ 的逻辑线路, 是将 $f(A_1, A_2, \dots, A_n)$ 布尔函数经代数或卡诺图方法进行简化。然后, 对所得到的每个独项中的各变量相“与”, 再对所有“与”的输出相“或”即可。

但, 对这种简化后的逻辑表达式进行逻辑设计并非是最简设计。本文给出的“解布尔方程法”是逻辑设计中的一种新的, 更进一步的简化方法。

它是对经代数法或卡诺图法简化后而得到的布尔函数进行进一步简化的方法。

一、基本原理

设 $f(A_1, A_2, \dots, A_n)$ 是布尔变量 A_1, A_2, \dots, A_n 的布尔函数。

实现并简化 $f(A_1, A_2, \dots, A_n) = 1$ 的逻辑设计, 我们可按如下方法进行。

1. 求出 $\overline{f(A_1, A_2, \dots, A_n)}$, 并进行一般简化。
2. 解 $\overline{f(A_1, A_2, \dots, A_n)} = 0$ 布尔方程
3. 设解 $\overline{f(A_1, A_2, \dots, A_n)} = 0$ 方程得关系式组如下:

$$\left. \begin{array}{l} g_1 = h_1 \\ g_2 = h_2 \\ \vdots \\ g_n = h_n \end{array} \right\} *$$

这里 $g_i, h_i (i = 1, 2, \dots, n)$ 是变量 A_1, A_2, \dots, A_n 的表达式。

显然, 实现 * 式等价于实现 $f(A_1, \dots, A_n) = 1$, 而且, 实现 * 式的逻辑线路要比实现 $f(A_1, A_2, \dots, A_n)$ 的逻辑线路简单得多。

二、解布尔方程法简化逻辑设计实例

设 $f(A, B, C, D, E, F) = \sum m(2, 20, 21, 23, 34, 52, 53, 55, 58, 60, 61, 63)$ (1)

上式右端括号中的数码为变量 A, B, C, D, E, F 所构成的对应极小项。
由(1)式得卡诺图如下:

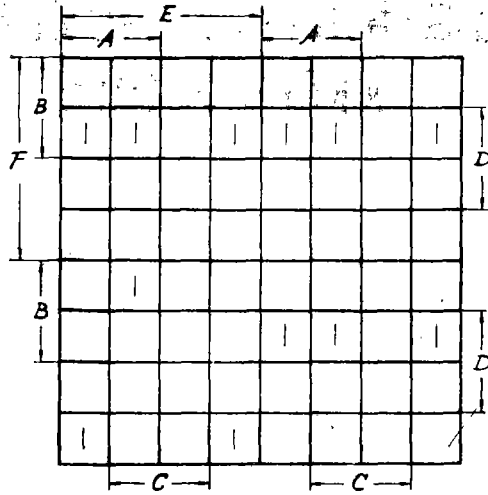


图 1

由图 1 得到简化后的 f 如下:

$$f = ABDF + ABDE + BCDF + BCDE + BCDEF + ABCDEF \quad (2)$$

我们自然可针对(2)式进行逻辑设计。

显然, 设计实现 $f = 1$ 的逻辑线路同设计 $\bar{f} = 0$ 的逻辑线路是等价的。

由上述卡诺图, 我们得:

$$\bar{f}(A, B, C, D, E, F) = \bar{A}C + \bar{B}C + D\bar{B} + DEF + \bar{B}C\bar{D} + \bar{D}\bar{E} + \bar{D}F \quad (3)$$

由(3)式可推得:

$$\begin{aligned} \bar{f} &= AC\bar{B}C + \bar{A}C\bar{B}C + BDE\bar{B}DEF + \bar{B}DE\bar{B}DEF + \bar{B}C + \bar{D} \\ &\quad + \bar{B}(C + D) + \bar{D}\bar{D}\bar{E}F + \bar{D}\bar{D}E\bar{F} \end{aligned} \quad (4)$$

具体推导过程如下:

$$\begin{aligned} &\bar{A}C + \bar{B}C + D\bar{B} + DEF + \bar{B}C\bar{D} + \bar{D}\bar{E} + \bar{D}F \\ &= \bar{A}C + \bar{B}C + D(\bar{B} + EF) + \bar{B}C\bar{D} + \bar{D}\bar{E} + \bar{D}F \\ &= \bar{A}C + \bar{B}C + D(\bar{B} + BEF) + \bar{B}C\bar{D} + \bar{D}\bar{E} + \bar{D}F \\ &= \bar{A}C + \bar{B}C + BDE\bar{F} + \bar{B}D + \bar{B}C\bar{D} + \bar{D}\bar{E} + \bar{D}F \\ &= \bar{A}C + A\bar{B}C + \bar{B}C + BDE\bar{F} + \bar{B}D + \bar{B}C\bar{D} + \bar{D}\bar{E} + \bar{D}F \\ &= \bar{A}BC + \bar{B}C + A\bar{B}C + BDE\bar{F} + \bar{B}D + \bar{B}C\bar{D} + \bar{D}\bar{E} + \bar{D}F \\ &= A\bar{B}C + \bar{A}BC + BDE\bar{F} + \bar{B}C\bar{D} + \bar{B}C + \bar{B}D + \bar{D}\bar{E} + \bar{D}F \\ &= AC(\bar{B} + C) + (\bar{A} + C)BC + BDE(\bar{B} + \bar{D} + \bar{E} + F) + (\bar{B} + \bar{D} \\ &\quad + \bar{E})BDEF + \bar{B}C\bar{D} + \bar{B}(C + D) + \bar{D}(\bar{D} + \bar{E} + F) + \bar{D}\bar{D}E\bar{F} \\ &= AC\bar{B}C + \bar{A}C\bar{B}C + BDE\bar{B}DEF + \bar{B}DE\bar{B}DEF + \bar{B}C + \bar{D} \\ &\quad + \bar{B}(C + D) + \bar{D}\bar{D}\bar{E}F + \bar{D}\bar{D}E\bar{F} \end{aligned}$$

可见, (5) 式即为(4)式。

(5)

由(3)式可知:

$$AC\overline{BC} + \overline{AC}BC + BDE\overline{BDEF} + \overline{BDE}BDEF + BC + D + \overline{B}(C+D) + \overline{D}\overline{DEF} + D\overline{DEF} = 0 \quad (6)$$

由方程(6)得:

$$AC\overline{BC} + \overline{AC}BC = 0 \quad (7)$$

$$BDE\overline{BDEF} + \overline{BDE}BDEF = 0 \quad (8)$$

$$BC + D + \overline{B}(C+D) = 0 \quad (9)$$

$$\overline{D}\overline{DEF} + D\overline{DEF} = 0 \quad (10)$$

由方程(7)、(8)、(9)、(10)得:

$$AC = BC \quad (11)$$

$$BDE = BDEF \quad (12)$$

$$B = C + D \quad (13)$$

$$\overline{D} = \overline{D}E\overline{F} \quad (14)$$

由(14)式得:

$$\overline{D} = E\overline{F}$$

则

$$D = \overline{E} + F$$

由(11)、(13)两式得:

$$AC = BC$$

$$AC = (C + D)C$$

$$AC = C$$

则:

$$A = A + C$$

从而得到与方程式(3)成立等价的变量关系式组 (即, 若方程式(3)成立, 则各变量必满足此关系式组。反之, 如各变量满足此关系式组, 则方程式(3)必然成立) 如下:

$$A = A + C \quad (15)$$

$$B = C + D \quad (16)$$

$$D = \overline{E} + F \quad (17)$$

从(15)、(16)、(17)三个式子可见, 它们每一个所实现的逻辑功能都是进行逻辑比较。

“比较门”的逻辑表达式如下:

$$xy + \overline{x}\overline{y} \quad (18)$$

其中, x 、 y 为二输入逻辑变量。可见, 只有当 x 、 y 两变量相等时, 才有输出, 否则没有输出。从而达到了比较的目的。

实现“比较门”只需用图2所示简单的三极管电路即可。

显然, 实现关系式组(15)、(16)、(17), 比实现(2)式简单的多。

朱云青同志认真审阅了本文, 在此谨致谢意。

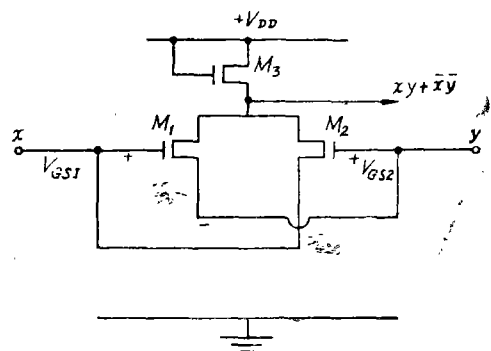


图2

参 考 文 献

[1] Ricardo E.S., IEEE Trans., 1981, C-30.